

日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日

Date of Application:

2002年 8月22日

出 願 番 号

Application Number:

特願2002-241829

[ST.10/C]:

[JP2002-241829]

出 願 人

Applicant(s):

NECエレクトロニクス株式会社

2003年 5月13日

特 許 庁 長 官
Commissioner,
Japan Patent Office

太田信一郎



出証番号 出証特2003-3034351

【書類名】 特許願

【整理番号】 74112343

【提出日】 平成14年 8月22日

【あて先】 特許庁長官 殿

【国際特許分類】 H01L 21/265
H01L 29/78

【発明者】

【住所又は居所】 東京都港区芝五丁目 7 番 1 号 日本電気株式会社内

【氏名】 西尾 直治

【発明者】

【住所又は居所】 東京都港区芝五丁目 7 番 1 号 日本電気株式会社内

【氏名】 北島 洋

【発明者】

【住所又は居所】 東京都港区芝五丁目 7 番 1 号 日本電気株式会社内

【氏名】 松田 友子

【特許出願人】

【識別番号】 000004237

【氏名又は名称】 日本電気株式会社

【代理人】

【識別番号】 100088328

【弁理士】

【氏名又は名称】 金田 暢之

【電話番号】 03-3585-1882

【選任した代理人】

【識別番号】 100106297

【弁理士】

【氏名又は名称】 伊藤 克博

【選任した代理人】

【識別番号】 100106138

【弁理士】

【氏名又は名称】 石橋 政幸

【手数料の表示】

【予納台帳番号】 089681

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9710078

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 半導体装置の製造方法

【特許請求の範囲】

【請求項 1】 絶縁ゲート型電界効果型トランジスタを利用する半導体装置の製造方法であって、

該絶縁ゲート型電界効果型トランジスタは、S i 基板の（0 0 1）表面上に、ゲート絶縁膜と、該ゲート絶縁膜上にパターンニング形成されたゲート電極と、S i 基板中にイオン注入法により形成される第一の導電型のソース・ドレイン領域とを有し、

前記ソース・ドレイン領域は、少なくとも、表面に第一の導電型高濃度ソース・ドレイン浅接合拡散層と、前記浅接合拡散層を取り囲む深さを有する、パンチスルー防止用の高濃度の第二導電型不純物拡散層からなるポケット拡散層領域を備える構造であり、

該製造プロセスは、少なくとも、

前記ゲート電極を注入阻止用マスクとして、前記第一の導電型高濃度ソース・ドレイン浅接合拡散層用に第一の導電型不純物を高濃度注入する第一のイオン注入工程と、

前記ゲート電極を注入阻止用マスクとして、前記高濃度の第二導電型不純物拡散層用に第二の導電型不純物を高濃度注入する第二のイオン注入工程と、

前記第一のイオン注入工程ならびに第二のイオン注入工程で注入された二種の注入不純物の活性化処理を行うアニーリング工程とを有し、

前記第一のイオン注入工程後に、前記第二のイオン注入工程を実施し、

前記第二のイオン注入工程において、前記第二の導電型不純物の加速エネルギーは、前記第一のイオン注入工程における前記第一の導電型不純物の加速エネルギーより高くし、

前記第二の導電型不純物の注入方向と、S i 基板の（0 0 1）表面に垂直方向となす角として定義される注入角度が、 $50^{\circ} \pm 6^{\circ}$ となる範囲に選択される傾角イオン注入法を用いることを特徴とする半導体装置の製造方法。

【請求項 2】 前記第二のイオン注入工程において、S i 基板を、前記の注

入角度を維持した状態で、注入方向に対して回転を行う回転傾角イオン注入法を用いることを特徴とする請求項 1 に記載の方法。

【請求項 3】 前記第一の導電型不純物は、N 型導電型不純物であり、前記第二の導電型不純物は、P 型導電型不純物であり、
前記第二のイオン注入工程において、該 P 型導電型不純物として、I n のイオン注入を行うことを特徴とする請求項 1 または 2 に記載の方法。

【請求項 4】 前記第一のイオン注入工程において、前記 N 型導電型不純物として、A s のイオン注入を行うことを特徴とする請求項 3 に記載の方法。

【請求項 5】 前記アニーリング工程において、
活性化処理は、ラピッド・サーマル・アニーリング法を用いることを特徴とする請求項 1 に記載の方法。

【発明の詳細な説明】

【0 0 0 1】

【発明の属する技術分野】

本発明は、半導体装置の製造方法、より具体的には、イオン注入工程を利用する MOS-FET 型半導体装置の製造方法に関する。

【0 0 0 2】

【従来の技術】

絶縁ゲート型電界効果型トランジスタ (MOS-FET) を利用する高密度集積回路装置では、集積密度を向上する上で、トランジスタ面積の低減、そのためのゲート長の微細化が進められている。ゲート長の微細化に付随して、ソース・ドレイン接合深さの浅接合化が必要となる。さらに、ソース・ドレイン接合深さの浅接合化においても、かかるソース・ドレイン拡散層自体の抵抗の上昇を回避するために、表面における不純物濃度を高くし、浅接合化を図った、高濃度ソース・ドレイン浅接合拡散層の形態とされる。その際、ゲート長の微細化とともに、パンチスルーに起因する閾電圧値の急激な低下、所謂短ゲート効果を抑制するため、N 導電型高濃度ソース・ドレイン浅接合拡散層を取り囲む深さを有する、パンチスルー防止用の高濃度 P 導電型不純物拡散層、所謂ポケット拡散層領域を設ける構造が提案されている。

【 0 0 0 3 】

前記の構成を有する N M O S - F E T を作製する場合、N 導電型高濃度ソース・ドレイン浅接合拡散層と、高濃度 P 導電型不純物拡散層とは、次のイオン打ち込み工程により形成される。ゲート絶縁膜上に、所望のゲート長に対応してパターンニングされたゲート電極を形成した後、S i 基板に対して、このゲート電極を注入阻止用マスクとして、低加速エネルギーイオン注入により、N 導電型不純物、例えば、A s を高濃度注入し、その後、前記打ち込み A s の濃度極大深さよりも深くなるように、加速エネルギーを選択するイオン注入により、P 導電型不純物、例えば、I n を高濃度注入する。加えて、ゲート電極の側壁にゲート側壁絶縁膜を形成した後、セルフアライン工程により、該ゲート電極、ゲート側壁絶縁膜をマスクとして、深い接合のソース拡散層とドレイン拡散層用に、前記高濃度 P 導電型不純物拡散層の深さを超える深さに達するように、別途 N 導電型不純物、例えば、P を注入する。以上のイオン注入工程後、注入イオンの活性化処理として、アニーリングがなされる。

【 0 0 0 4 】

このアニーリングの方法には、イオン注入により形成された急峻な不純物分布を保持したまま、活性化を達成する、すなわち、アニーリングに伴う、注入不純物の熱拡散を可能な限り抑制することを目的として、例えば、高温、短時間アニール法、所謂、ラピッド・サーマルアニーリングプロセスが利用されている。しかし、ラピッド・サーマル法による高温、短時間アニール条件においても、イオン注入時に発生される格子間 S i 原子、ならびに空格子点の密度が増すと、例えば、9 0 0 ° C 以下の比較的到低い温度でも、拡散が増速される、所謂、過渡的増速拡散現象に由来する、活性化後の不純物分布が深さ方向に裾を引く現象が起こる。

【 0 0 0 5 】

さらには、注入イオン面密度を増す、あるいは、イオン注入に用いる加速エネルギーを増すとともに、イオン注入時に発生される格子間 S i 原子、ならびに空格子点の密度が増加していく。例えば、注入するイオン種が I n のように、重イオン種であり、且つ、相対的に深い位置に注入分布のピークを設定する場合、そ

の加速エネルギーは高くなり、その注入分布のピーク近傍に、格子間 S i 原子、空格子点が高密度で存在する領域が形成される。I n の注入量が極度に高くなると、部分的に非晶質化が生じたり、または、結晶欠陥発生が起こったりする。

【 0 0 0 6 】

一方、N導電型高濃度ソース・ドレイン浅接合拡散層の形成では、低加速エネルギーイオン注入により、N導電型不純物、例えば、A s を高濃度注入する際、S i 基板の (0 0 1) 表面に垂直方向に注入方向を選択すると、所謂チャネリング現象が生じ、注入イオンの加速エネルギーに依存する平均的飛程を遥かに超えて、深くまで浸入する比率が増加する。このチャネリング現象に起因する不純物濃度分布の拡がりを回避するため、注入方向を、S i 基板の (0 0 1) 表面に垂直な方向より、若干の傾斜角を有する方向に選択する傾角イオン注入法が利用されている。その場合、ゲート電極を注入阻止用マスクとして利用する際、傾角イオン注入に付随して、ゲート絶縁膜下に過度にイオン注入領域の拡大を生じさせないように、傾斜角は、少なくとも 30° 以内、一般に、 15° 前後に選択されている。同時に、S i 基板自体は、面内で回転させることで、面内の平均化を行う、基板回転・傾角イオン注入法が汎用されている。

【 0 0 0 7 】

なお、前記 A s の低加速エネルギーイオン注入工程のみならず、パンチスルー防止用の高濃度P導電型不純物拡散層、所謂ポケット拡散層領域の形成に利用する、I n の高濃度注入工程、ならびに、深い接合のソース拡散層とドレイン拡散層の形成に利用する、P の深い注入工程に対しても、同じく、 15° 前後の傾斜角における基板回転・傾角イオン注入法が採用されている。

【 0 0 0 8 】

【発明が解決しようとする課題】

本発明者らは、上述する N M O S - F E T ゲート長の更なる微細化を図る上で、N導電型高濃度ソース・ドレイン浅接合拡散層を、より浅接合で且つ表面における不純物濃度を更に高くすることが必要であり、その際、付随して設けるポケット拡散層領域を形成する際に利用する I n の高濃度注入工程に起因する、所謂、過渡的増速拡散現象を更に効果的に抑制することが必要となることを見出した。す

なわち、ポケット拡散層領域を形成する際に利用する I_n の高濃度注入工程において、その深さ方向の注入時不純物濃度分布自体には影響を及ぼさず、一方、 I_n のイオン注入により発生される格子間 S_i 原子、ならびに空格子点の密度は低減可能な手段の開発が課題となる。

【 0 0 0 9 】

本発明は前記の課題を解決するもので、本発明の目的は、イオン注入工程を利用して半導体装置を作製する際、注入量、具体的には、その深さ方向の注入時不純物濃度分布自体には実質的な影響を及ぼさず、但し、イオン注入に起因して発生する格子間 S_i 原子、ならびに空格子点の密度は、従来の 15° 前後の傾斜角における基板回転・傾角イオン注入法における密度よりも有意に低減可能な、新規なイオン注入条件を採用する半導体装置の製造方法を提供することにある。

【 0 0 1 0 】

【課題を解決するための手段】

本発明者らは、上記の課題を解決すべく鋭意検討を進めたところ、 N 導電型高濃度ソース・ドレイン浅接合拡散層、高濃度 P 導電型不純物拡散層、深い接合のソース拡散層とドレイン拡散層、計三種のイオン注入工程が実施されるが、その中で、 N 導電型高濃度ソース・ドレイン浅接合拡散層をより浅接合で形成する際に問題となる、過渡的増速拡散現象に関与する格子間 S_i 原子、ならびに空格子点は、主として、高濃度 P 導電型不純物拡散層部分に存在する、 I_n の高濃度注入工程に由来するものであることを見出した。すなわち、この高濃度 P 導電型不純物拡散層部分に存在する格子間 S_i 原子、ならびに空格子点の密度が高いと、過渡的増速拡散現象に由来する、活性化後の不純物分布が深さ方向に裾を引く現象がより顕著に起こることを見出した。勿論、格子間 S_i 原子、ならびに空格子点の発生は、注入されるイオン種による衝撃により、結晶格子上の S_i 原子が弾き出されることで発生する。その際、注入されるイオン種が、チャネリング現象を生じる方向より注入すると、その方向に対する侵入飛程は相対的に増すものの、格子間 S_i 原子、ならびに空格子点の発生の抑制には有効であることを、本発明者らは見出した。このチャネリング現象が最も顕著に生じる方向は、 (111) 面、あるいは (110) 面に沿った方向であり、それらの方向のいずれか

を注入方向に選択することで、格子間 S i 原子、ならびに空格子点の発生の抑制に大きな効果を有することが見出された。さらには、チャンネリング現象を生じる方向より注入すると、その方向に対する侵入飛程は相対的に増すものの、例えば、S i 基板の (0 0 1) 表面に対して、5 0 ° 前後の傾斜角であり、チャンネリング現象を生じる方向を選択すると、表面に対して垂直方向（深さ方向）の不純物濃度分布は、従来の 1 5 ° 前後の傾斜角における基板回転・傾角イオン注入法における場合と遜色ない急峻性を達成できることを、本発明者らは確認し、これらの知見に基づき、本発明を完成するに至った。

【 0 0 1 1 】

すなわち、本発明にかかる半導体装置の製造方法は、
絶縁ゲート型電界効果型トランジスタを利用する半導体装置の製造方法であって、

該絶縁ゲート型電界効果型トランジスタは、S i 基板の (0 0 1) 表面上に、ゲート絶縁膜と、該ゲート絶縁膜上にパターニング形成されたゲート電極と、S i 基板中にイオン注入法により形成される第一の導電型のソース・ドレイン領域とを有し、

前記ソース・ドレイン領域は、少なくとも、
表面に第一の導電型高濃度ソース・ドレイン浅接合拡散層と、
前記浅接合拡散層を取り囲む深さを有する、パンチスルー防止用の高濃度の第二導電型不純物拡散層からなるポケット拡散層領域を備える構造であり、

該製造プロセスは、少なくとも、

前記ゲート電極を注入阻止用マスクとして、前記第一の導電型高濃度ソース・ドレイン浅接合拡散層用に第一の導電型不純物を高濃度注入する第一のイオン注入工程と、

前記ゲート電極を注入阻止用マスクとして、前記高濃度の第二導電型不純物拡散層用に第二の導電型不純物を高濃度注入する第二のイオン注入工程と、

前記第一のイオン注入工程ならびに第二のイオン注入工程で注入された二種の注入不純物の活性化処理を行うアニーリング工程とを有し、

前記第一のイオン注入工程後に、前記第二のイオン注入工程を実施し、

前記第二のイオン注入工程において、前記第二の導電型不純物の加速エネルギーは、前記第一のイオン注入工程における前記第一の導電型不純物の加速エネルギーより高くし、

前記第二の導電型不純物の注入方向と、S i 基板の (0 0 1) 表面に垂直方向となす角として定義される注入角度が、 $50^{\circ} \pm 6^{\circ}$ となる範囲に選択される傾角イオン注入法を用いることを特徴とする半導体装置の製造方法である。

【 0 0 1 2 】

その際、前記第二のイオン注入工程において、S i 基板を、前記の注入角度を維持した状態で、注入方向に対して回転を行う回転傾角イオン注入法を用いることが好ましい。

【 0 0 1 3 】

例えば、前記第一の導電型不純物は、N型導電型不純物であり、前記第二の導電型不純物は、P型導電型不純物であり、

前記第二のイオン注入工程において、該P型導電型不純物として、I n のイオン注入を行う形態とすると、より好ましい。一方、前記第一のイオン注入工程において、前記N型導電型不純物として、A s のイオン注入を行うことが好ましい。

【 0 0 1 4 】

なお、前記アニーリング工程において、活性化処理は、ラピッド・サーマル・アニーリング法を用いることがより好ましい。

【 0 0 1 5 】

【発明の実施の形態】

以下に、本発明に関してより詳細に説明する。

【 0 0 1 6 】

本発明にかかる半導体装置の製造方法では、S i 基板の (0 0 1) 表面上に作製されるM O S - F E T において、そのゲート長を短くする微細なM O S - F E T を作製する工程で、短チャンネル効果の抑制を図るため、例えば、N M O S - F E T では、N型高濃度ソース・ドレイン浅接合拡散層に対して、パンチスルー防止用に設ける高濃度のP型不純物拡散層からなるポケット拡散層領域を備える

構造を作製する工程を提供する。

【0017】

すなわち、NMOS-FETにおいて、N型高濃度ソース・ドレイン浅接合拡散層は、予めゲート酸化膜の上に、ゲート電極をパターニング形成した後、このゲート電極を注入阻止用マスクとして、例えば、As原子を低加速エネルギーでイオン注入して、基板表面の直下に注入As濃度分布のピークが形成されるようにする。引き続き、同じく、ゲート電極を注入阻止用マスクとして、P型不純物、例えば、Inのような重イオンをイオン注入し、前記注入As濃度分布のピーク位置よりは、若干深い位置に注入In濃度分布のピークが位置するように、イオン注入時の加速エネルギーを選択する。この時、Inの原子量はSiと比較して遥かに大きく、その深さ方向の注入濃度分布は急峻なピークを示すため、ポケット拡散層領域の作製により適している。加えて、基板の面内方向、この場合、ゲート酸化膜下、横方向の拡散速度も大きな原子量のため、さほど小さくなくポケット拡散層領域用のP型不純物に適している。

【0018】

その際、従来の製造方法では、このInを急峻なピークを示す注入濃度分布でイオン注入する際、注入方向を、Si基板の(001)表面に垂直な方向より、若干の傾斜角を有する方向に選択する傾角イオン注入法を利用することにより、深さ方向の急峻性を高くすることがなされている。すなわち、イオン注入の際、チャネリングが生じることを防止することで、深さ方向の急峻性を高くする工程とされていた。具体的には、Si基板の(001)表面に対して、面に垂直な方向となす角で示される注入角度を7～15°程度に設定して、Inのイオン注入を行うことにより、チャネリング現象を回避することで、注入直後の深さ方向のIn濃度プロファイルは、Inの平均飛程にピークを示す急峻な形状としていた。しかし、この従来のイオン注入工程では、Si基板内において、Inの平均飛程近傍での結晶点欠陥、すなわち、格子点Si原子ならびに空格子点の発生頻度が高く、その後、活性化熱処理を実施する際、これら高い密度で存在する格子点Si原子ならびに空格子点に起因する増速拡散現象が顕著に生じていた。さらには、活性化熱処理後では、前記の高い密度な結晶欠陥に付随して、Inのパ

イル・アップが生じ、注入直後の深さ方向の I_n 濃度プロファイルにおける極大位置を反映しない濃度分布に変異が起こる。

【 0 0 1 9 】

加えて、同時に、N型高濃度ソース・ドレイン浅接合拡散層用に、As原子を低加速エネルギーでイオン注入して、基板表面の直下に注入As濃度分布のピークが形成されるようにしている際には、前記 I_n のイオン注入に付随して発生する高い密度な結晶欠陥による増速拡散現象は、同時に活性化熱処理を施す、このAs濃度分布にも顕著な影響を及ぼしている。

【 0 0 2 0 】

それに対して、本発明においては、 I_n を急峻なピークを示す注入濃度分布でイオン注入する際、注入方向を、Si基板の(001)表面に垂直な方向より、 $50^\circ \pm 6^\circ$ の傾斜角を有する方向に選択する傾角イオン注入法を利用する。

【 0 0 2 1 】

図3に、立方晶系に属するSi結晶に関して、(001)方向を中心として、他の結晶方位を示す極図形を示す。すなわち、(001)方向と各結晶方位とのなす角度が θ である際、(001)の中心に対して、その径方向の変化として、 $\tan(\theta/2)$ をプロットすることで、他の結晶方位を示すものである。例えば、(001)方向と垂直な(001)面内含まれる各結晶方位、(k10)方位は何れも、 $\theta = 90^\circ$ であり、 $\tan(\theta/2)$ は1となり、(010)、(100)、(110)などは、何れも、(001)を中心とする単位円の周上に位置する。その際、(111)面ならびに(110)面のいずれかに平行な結晶方位は、図3中では、点線で示す菊池線で表される。Si結晶では、(111)面ならびに(110)面のいずれかに平行な結晶方位の方向からイオン注入すると、大きなチャネリングが生じる。また、(111)面ならびに(110)面のいずれかと平行ではないものの、交差角が 6° 以内の結晶方位の方向からイオン注入する範囲であれば、類似する程度のチャネリング現象が生じる。図3中では、前記菊池線に付随して、この 6° 以内の範囲に関しても塗つぶし表示をしている。

【 0 0 2 2 】

この $50^{\circ} \pm 6^{\circ}$ の傾斜角を有する方向は、図 3 中において、表記される菊池線の交点のうち、 (111) 方位に相当する交点を結ぶ円は、 $\theta = 56^{\circ}$ となる結晶方位を示し、 (011) 方位に相当する交点を結ぶ円は、 $\theta = 44^{\circ}$ となる結晶方位を示しているが。この二つの同心円に挟まれる領域に対応している。すなわち、 $50^{\circ} \pm 6^{\circ}$ の傾斜角を有する方向は、その殆どが塗つぶし表示されている領域となっており、従って、そのほとんどが明確なチャネルリング現象が生じる条件を満足している。

【0023】

In のイオン注入において、前記のチャネルリング現象が生じると、そのイオン注入方向では、結晶内におけるイオン平均飛程は伸び、また、その分布幅も対応して広がる。注入角度を $50^{\circ} \pm 6^{\circ}$ となる範囲に選択すると、このイオン平均飛程は伸びるものの、基板表面から深さ方向の分布として観ると、注入濃度分布のピークはほぼ同じとなり、またその深さ方向の広がり（急峻性）もほぼ同じとなる。すなわち、In は重イオンであるため、チャネルリング現象が生じない状態と、チャネルリング現象が生じる状態とでは、イオン平均飛程の相違は大きくなるものの、注入角度を $50^{\circ} \pm 6^{\circ}$ となる範囲に選択することで、その相違は、傾斜により相殺されて、深さ方向の分布として観ると、注入濃度分布のピーク、またその深さ方向の広がり（急峻性）は、注入角度を $7 \sim 15^{\circ}$ 程度に設定して、In のイオン注入を行う際の急峻性と遜色のないものとなる。

【0024】

一方、チャネルリング現象が生じる条件では、前記するイオン平均飛程を進む間に、格子原子と弾性的な衝突を起こしつつ、加速エネルギーの一部を消費するため、平均飛程の前後で起こる格子原子との衝突による、大きな運動エネルギーを保持する In イオンによって、連鎖的に複数個の格子点 Si 原子の叩き出し、複数の空格子点発生を起こす頻度は、チャネルリング現象が生じない状態と比較すると、大幅に低減される。

【0025】

本発明では、前述する注入角度を $50^{\circ} \pm 6^{\circ}$ となる範囲に選択することによる、格子間 Si 原子や空格子点の生成を抑制する効果と、それに付随する増速拡

散現象の低減効果が得られる。

【 0 0 2 6 】

その際、注入角度が $50^{\circ} \pm 6^{\circ}$ となる条件で、Si (100) 基板を連続的に回転しつつ、In のイオン注入を行うと、その間常時、チャンネリング現象が生じる条件が満足されている。あるいは、イオン注入の方向が、 $\theta = 56^{\circ}$ で、(111) 方位に等価な、(1-11)、(-1-11)、(-111) 方位と一致するように、基板を 90° ずつ回転して、ステップ注入を行うと、その間常時、チャンネリング現象が生じる条件が満足されている。同じく、イオン注入の方向が、 $\theta = 44^{\circ}$ で、(011) 方位に等価な、(0-11)、(101)、(-101) 方位と一致するように、基板を 90° ずつ回転して、ステップ注入を行うと、その間常時、チャンネリング現象が生じる条件が満足されている。従って、Si (100) 面が表面に露出した状態とした上、注入角度が $50^{\circ} \pm 6^{\circ}$ となる条件を保持しつつ、基板を連続的に回転する回転傾角注入、あるいは、一定の角度毎に基板をステップ状に回転する回転傾角ステップ注入などの注入方法でイオン注入を行うことができる。

【 0 0 2 7 】

前記の回転傾角注入や回転傾角ステップ注入を行うことで、回転方向の平均化がなされ、面内方向のイオン注入濃度の均一化が図られる。なお、ゲート電極を注入阻止用マスクとして、注入角度が $50^{\circ} \pm 6^{\circ}$ となる条件で傾角注入を行う際、仮に、基板の回転を実施せず、かつ、注入方向がゲート絶縁膜下に指向する状態とすると、ソース・ドレインのいずれか一方では、ゲート絶縁膜下に In イオンの注入層は延伸するが、他の一方では、かかる延伸が生じない偏りが生じる。基板を回転させることで、前記偏りの平均化がなされ、ソース・ドレインの何れの側部でも、ゲート絶縁膜下に侵入する注入量は平衡化される。

【 0 0 2 8 】

注入角度を $7 \sim 15^{\circ}$ 程度に設定する従来方法における、In のイオン注入におけるゲート絶縁膜下に侵入する注入幅拡がりと比較し、注入角度が $50^{\circ} \pm 6^{\circ}$ となる条件で傾角注入を行うと、その基板面横方向の注入幅拡がり若干増すものの、ポケット拡散層領域の作製では、かかる基板面横方向の注入幅拡がり

、最終形状に対して、本質的な影響を及ぼさない。すなわち、増速拡散現象の低減効果に伴い、熱拡散による濃度分布の拡がりが抑制される結果、多少の注入幅拡がりの多さは、相殺される結果となる。

【 0 0 2 9 】

以上に説明した通り、本発明にかかる注入角度が $50^{\circ} \pm 6^{\circ}$ となる条件で傾角注入するイオン注入工程は、チャンネリング現象が生じない条件でイオン注入を行った際、格子間 S i 原子や空格子点の発生頻度が高いイオン種に対して、より顕著な効果を発揮できる。しかしながら、チャンネリング現象が生じない条件でイオン注入を行った際、格子間 S i 原子や空格子点の発生頻度が元来高くないイオン種、注入条件であっても、格子間 S i 原子や空格子点の発生頻度をさらに低減する効果が発揮でき、上述のポケット拡散層領域の作製に利用される、重イオンの I n イオン注入以外においても、程度の差はあるものの、同様の効果が達成できる。

【 0 0 3 0 】

従って、本発明にかかる注入角度が $50^{\circ} \pm 6^{\circ}$ となる条件で傾角注入するイオン注入工程による効果が最も顕著となる形態は、製造される絶縁ゲート型電界効果型トランジスタの構造が、

ゲート絶縁膜と、該ゲート絶縁膜上にパターニング形成されたゲート電極と、
S i 基板中にイオン注入法により形成される第一の導電型のソース・ドレイン領域とを有し、

前記ソース・ドレイン領域は、少なくとも、
表面に第一の導電型高濃度ソース・ドレイン浅接合拡散層と、
前記浅接合拡散層を取り囲む深さを有する、パンチスルー防止用の高濃度の第二導電型不純物拡散層からなるポケット拡散層領域を備える構造であり、

その製造プロセスは、少なくとも、

前記ゲート電極を注入阻止用マスクとして、前記第一の導電型高濃度ソース・ドレイン浅接合拡散層用に第一の導電型不純物を高濃度注入する第一のイオン注入工程と、

前記ゲート電極を注入阻止用マスクとして、前記高濃度の第二導電型不純物拡

散層用に第二の導電型不純物を高濃度注入する第二のイオン注入工程と、

前記第一のイオン注入工程ならびに第二のイオン注入工程で注入された二種の注入不純物の活性化処理を行うアニーリング工程とを有し、

前記第一のイオン注入工程後に、前記第二のイオン注入工程を実施し、

前記第二のイオン注入工程において、前記第二の導電型不純物の加速エネルギーは、前記第一のイオン注入工程における前記第一の導電型不純物の加速エネルギーより高くし、

前記第二のイオン注入工程として、前記第二の導電型不純物の注入方向と、S i 基板の(0 0 1) 表面に垂直方向となす角として定義される注入角度が、 $50^{\circ} \pm 6^{\circ}$ となる範囲に選択される傾角イオン注入法を用いる場合となる。

【0 0 3 1】

本発明にかかる半導体装置の製造方法では、上述するポケット拡散層領域の作製の、高濃度の第二導電型不純物拡散層用に第二の導電型不純物を高濃度注入する第二のイオン注入工程に加えて、ゲート電極の側壁にゲート側壁絶縁膜を形成した後、セルフアライン工程により、該ゲート電極、ゲート側壁絶縁膜をマスクとして、深い接合のソース拡散層とドレイン拡散層用に、前記高濃度の第二の導電型不純物拡散層の深さを超える深さに達するように、別途第二の導電型不純物を注入する第三のイオン注入工程を設けることもできる。その際には、注入不純物の活性化処理を行うアニーリング工程は、前記第三のイオン注入工程を終えた後実施することが望ましい。

【0 0 3 2】

製造される絶縁ゲート型電界効果型トランジスタが、例えば、NMOS-FETである場合、前記第一のイオン注入工程では、N型不純物として、Asのイオン注入、前記第二のイオン注入工程では、P型不純物として、Inのイオン注入、さらに、前記第三のイオン注入工程では、N型不純物として、Pのイオン注入を行う形態とする。その際、第一のイオン注入工程、ならびに、第三のイオン注入工程では、例えば、注入角度を $7 \sim 15^{\circ}$ 程度に設定して、チャンネリング現象が生じない条件でイオン注入を行うことができる。

【0 0 3 3】

【実施例】

以下に、実施例を挙げて、本発明をより具体的に説明する。なお、かかる実施例は、本発明にかかる最良の実施形態の一例ではあるものの、本発明は、かかる実施例の形態には限定されない。

【0034】

(実施例)

本実施例は、Si(100)基板の表面上に作製されるNMOS-FETにおいて、そのゲート長を短くする微細なMOS-FETを作製する工程で、短チャンネル効果の抑制を図るため、例えば、N型高濃度ソース・ドレイン浅接合拡散層に対して、パンチスルー防止用に設ける高濃度のP型不純物拡散層からなるポケット拡散層領域を備える構造を作製する工程に対して、このP型不純物をイオン注入する際、基板表面に垂直方向となす角として定義される注入角度が、 $50^{\circ} \pm 6^{\circ}$ となる範囲に選択される傾角イオン注入法を用いる事例である。特に、ポケット拡散層領域の形成に利用するP型不純物として、Inを用いる例である。

【0035】

図3に、立方晶系に属するSi結晶に関して、(001)方向を中心として、他の結晶方位を示す極図形を示す。すなわち、(001)方向と各結晶方位とのなす角度が θ である際、(001)の中心に対して、その径方向の変化として、 $\tan(\theta/2)$ をプロットすることで、他の結晶方位を示すものである。例えば、(001)方向と垂直な(001)面内含まれる各結晶方位、(k10)方位は何れも、 $\theta = 90^{\circ}$ であり、 $\tan(\theta/2)$ は1となり、(010)、(100)、(110)などは、何れも、(001)を中心とする単位円の周上に位置する。その際、(111)面ならびに(110)面のいずれかに平行な結晶方位は、図3中では、点線で示す菊池線で表される。Si結晶では、(111)面ならびに(110)面のいずれかに平行な結晶方位の方向からイオン注入すると、大きなチャネリングが生じる。また、(111)面ならびに(110)面のいずれかと平行ではないものの、交差角が 6° 以内の結晶方位の方向からイオン注入する範囲であれば、類似する程度のチャネリング現象が生じる。図3中

では、前記菊池線に付随して、この 6° 以内の範囲に関しても塗つぶし表示をしている。

【0036】

重イオンのInをイオン注入する際にも、この塗つぶし表示されている領域の結晶方位の方向から、イオン注入すると、明確なチャネリング現象が生じる。

【0037】

この図3中において、表記される菊池線の交点のうち、(111)方位に相当する交点を結ぶ円は、 $\theta = 56^\circ$ となる結晶方位を示し、(011)方位に相当する交点を結ぶ円は、 $\theta = 44^\circ$ となる結晶方位を示している。この二つの同心円に挟まれる領域は、その殆どが塗つぶし表示されている領域となっており、従って、そのほとんどが明確なチャネリング現象が生じる条件を満足している。

【0038】

図1には、前記の二つの同心円に挟まれる領域、従って、Si(100)基板2に対して、その基板面の法線(垂直方向)に対して定義される注入角度 β が $44^\circ \sim 56^\circ$ 、すなわち、 $50^\circ \pm 6^\circ$ となる範囲に、イオン注入方向を選択する状態を示す。例えば、Si(100)基板2に対して、イオン打ち込みされるInの飛程 l が、図1に例示されるように、注入角度 β が 50° となる条件、頂角 110° の円錐の稜に平行となる状態で、Si(100)基板2を連続的に回転しつつ、Inのイオン注入を行うと、その間常時、チャネリング現象が生じる条件が満足されている。あるいは、イオン注入の方向が、 $\theta = 56^\circ$ で、(111)方位に等価な、(1-11)、(-1-11)、(-111)方位と一致するように、基板を 90° ずつ回転して、ステップ注入を行うと、その間常時、チャネリング現象が生じる条件が満足されている。同様に、イオン注入の方向が、 $\theta = 44^\circ$ で、(011)方位に等価な、(0-11)、(101)、(-101)方位と一致するように、基板を 90° ずつ回転して、ステップ注入を行うと、その間常時、チャネリング現象が生じる条件が満足されている。

【0039】

一般的には、注入角度 β が $50^\circ \pm 6^\circ$ となる範囲で、その注入角度を維持しつつ、Si(100)基板2を連続的に回転する、あるいは、一定の回転角毎に

基板をステップワイズに回転する方法で、イオン打ち込みを行うと、その間常時、チャンネリング現象が生じる条件を満足しつつ、面内回転方向に関しては、平均化がなされたイオン注入が行える。

【 0 0 4 0 】

I n のイオン注入において、前記のチャンネリング現象が生じると、そのイオン注入方向では、結晶内におけるイオン平均飛程は伸び、また、その分布幅も対応して広がる。注入角度 θ を $50^\circ \pm 6^\circ$ となる範囲に選択すると、このイオン平均飛程は伸びるものの、基板表面から深さ方向の分布として観ると、注入濃度分布のピークはほぼ同じとなり、またその深さ方向の広がり（急峻性）もほぼ同じとなる。すなわち、I n は重イオンであるため、チャンネリング現象が生じない状態と、チャンネリング現象が生じる状態とでは、イオン平均飛程の相違は大きくなるものの、注入角度 θ を $50^\circ \pm 6^\circ$ となる範囲に選択することで、その相違は、傾斜により相殺されて、深さ方向の分布として観ると、注入濃度分布のピーク、またその深さ方向の広がり（急峻性）には反映されないものとなる。

【 0 0 4 1 】

さらに、前記するイオン平均飛程を進む間に、格子原子と弾性的な衝突を起こしつつ、加速エネルギーの一部を消費するため、平均飛程の前後で起こる格子原子との衝突による、大きな運動エネルギーを保持する I n イオンによって、連鎖的に複数の格子点 S i 原子の叩き出し、複数の空格子点発生を起こす頻度は、チャンネリング現象が生じる状態では相対的に低くなる。

【 0 0 4 2 】

本実施例は、前述する注入角度 θ を $50^\circ \pm 6^\circ$ となる範囲に選択することによる、格子間 S i 原子や空格子点の生成を抑制する効果と、それに付随する増速拡散現象の低減効果を以下のようにして、評価した。

【 0 0 4 3 】

図 2 の (a) に示すように、S i (1 0 0) 基板 2 に対して、I n イオン 1 を注入角度 θ が $50^\circ \pm 6^\circ$ となる条件で注入する。注入時の加速電圧は 8 0 k V とし、注入ドーズ量は、 5×10^{13} a t o m / c m² 以下とする。その際、S i (1 0 0) 基板 2 の表面は、(1 0 0) 面が露呈している状態とする。すな

わち、ゲート酸化膜を形成した後、ゲート電極をパターニングし、このゲート電極の両サイドのゲート酸化膜をエッチング除去し、Si (100) 面が露呈させた状態で実施される、ポケット拡散層領域の形成用のInイオン注入工程に相当状態である。ここでは、イオン注入は、前記の注入角度を保持して、基板を連続回転する方式で行う。

【 0 0 4 4 】

イオン注入を終了した後、ラピッド・サーマルアニーリング法で、活性化熱処理を行う。この条件では、図2の(b)に示すように、基板表面よりやや深い位置に、活性化されたIn濃度分布は単一の極大を示し、先端は急峻なEOR (end of range) を呈している。へき開による基板端面を、TEM観察したところ、EORの近傍に、Inのパイル・アップを伴う、結晶欠陥は見い出されない。

【 0 0 4 5 】

イオン注入直後、熱処理後、それぞれ、深さ方向のIn濃度分布を、二次イオン質量分析法により測定した結果の一例を、図4に模式的に示す。熱処理に伴う熱拡散により、表面方向、基板内方向への拡散は存在するものの、注入直後のピーク位置と、熱処理後のピーク位置はほぼ一致しており、急峻な濃度プロファイルが保持されている。

【 0 0 4 6 】

対比のため、従来のイオン注入方法を利用し、より具体的には、図5の(a)に示すように、注入角度103を15°と選択して、Si (100) 基板102に対して、Inイオン101を注入した。なお、注入時の加速電圧は80kVとし、注入ドーズ量は、 5×10^{13} atom/cm² 以下とする。その際、Si (100) 基板102の表面は、(100) 面が露呈している状態とする。すなわち、ゲート酸化膜を形成した後、ゲート電極をパターニングし、このゲート電極の両サイドのゲート酸化膜をエッチング除去し、Si (100) 面が露呈させた状態で実施される、ポケット拡散層領域の形成用のInイオン注入工程に相当状態である。ここでは、イオン注入は、前記の注入角度を保持して、基板を連続回転する方式で行う。

【 0 0 4 7 】

イオン注入を終了した後、ラピッド・サーマルアニーリング法で、活性化熱処理を行う。この条件では、図5の(b)に示すように、基板表面よりやや深い位置に、活性化されたIn濃度分布の中心がある。一方、注入時のIn濃度分布先端であるEOR (e n d o f r a n g e) の近傍に、前記熱処理後に、結晶欠陥の形成が見出される。また、へき開による基板端面を、TEM観察したところ、EORの近傍に、結晶欠陥の形成に付随して、Inのパイル・アップが生じている。

【 0 0 4 8 】

イオン注入直後、熱処理後、それぞれ、深さ方向のIn濃度分布を、二次イオン質量分析法により測定した結果の一例を、図6に模式的に示す。熱処理に伴う熱拡散により、表面方向、基板内方向への拡散が生じており、注入直後のピーク位置と、熱処理後には、二つの極大位置が生成している。加えて、基板内方向への拡散量も多く、格子間Si原子や空格子点の生成に起因する、増速拡散現象が顕著に生じている。従って、注入直後の濃度プロファイルは急峻であるものの、チャンネリング現象を生じないイオン注入の際、分布のピーク位置近傍において、格子間Si原子や空格子点の発生頻度が高い結果、熱処理の間に、増速拡散現象が顕著に生じ、同時に、Inのパイル・アップが生じている。最終的に得られる、活性化熱処理後の深さ方向のIn濃度分布は、当初の濃度プロファイル急峻性が大きく損なわれたものとなる。

【 0 0 4 9 】

【発明の効果】

本発明にかかる半導体装置の製造方法では、製造される絶縁ゲート型電界効果型トランジスタの構造が、ゲート絶縁膜と、該ゲート絶縁膜上にパターンニング形成されたゲート電極と、Si基板中にイオン注入法により形成される第一の導電型のソース・ドレイン領域とを有し、前記ソース・ドレイン領域は、少なくとも

表面に第一の導電型高濃度ソース・ドレイン浅接合拡散層と、前記浅接合拡散層を取り囲む深さを有する、パンチスルー防止用の高濃度の第二導電型不純物拡散

層からなるポケット拡散層領域を備える構造とする際、その製造プロセス中には、少なくとも、前記ゲート電極を注入阻止用マスクとして、前記第一の導電型高濃度ソース・ドレイン浅接合拡散層用に第一の導電型不純物を高濃度注入する第一のイオン注入工程と、前記ゲート電極を注入阻止用マスクとして、前記高濃度の第二導電型不純物拡散層用に第二の導電型不純物を高濃度注入する第二のイオン注入工程と、前記第一のイオン注入工程ならびに第二のイオン注入工程で注入された二種の注入不純物の活性化処理を行うアニーリング工程とを有するものとし、この第二のイオン注入工程として、前記第二の導電型不純物の注入方向と、Si基板の(001)表面に垂直方向となす角として定義される注入角度が、 $50^{\circ} \pm 6^{\circ}$ となる範囲に選択される傾角イオン注入法を用いる。その結果、第二のイオン注入工程におけるEOR領域に発生するイオン注入に起因する結晶欠陥の密度が大幅に低減できる。加えて、この注入損傷に付随する、高い密度の格子点Si原子や空格子点に起因する増速拡散現象の効果的な抑制が達成される。また、注入損傷自体が抑制される結果、前記アニーリング工程の低温加熱プロセスにおいて、不要な結晶欠陥の効果的な消滅も達成できる。

【図面の簡単な説明】

【図1】

本発明にかかる半導体装置の製造方法における、第二のイオン注入工程の一実施形態を示し、Si(100)基板へのInイオン注入時の注入角度の選択を模式的に示す図である。

【図2】

図1に例示する、注入角度 $50 \pm 6^{\circ}$ を有するSi(100)基板へのInイオン注入工程(a)と、その後の、アニール工程において、熱処理活性化後の基板内深さ方向におけるInの高濃度分布層の形成(b)を模式的に示す断面図である。

【図3】

Siの(001)方向を中心とする極図形表記において、イオン注入におけるチャンネリング現象の高頻度で起こる結晶方位を示し、また、Si(001)基板に対し、注入角度 $50 \pm 6^{\circ}$ を示す方位を、重ねて表示する図である。

【図 4】

本発明にかかる半導体装置の製造方法中、第二のイオン注入工程の一実施形態における、注入直後の打ち込み不純物の深さ方向濃度分布と、熱処理活性化後における不純物の深さ方向濃度との間での変化を対比させて、模式的に示す図である。

【図 5】

従来の製造プロセスにおける、注入角度 15° を有する Si (100) 基板への In イオン注入工程 (a) と、その後の、アニール工程において、熱処理活性化後の基板内深さ方向における In の高濃度分布層の形成、ならびに、その In パイル・アップ領域に対応する結晶欠陥の発生 (b) を模式的に示す断面図である。

【図 6】

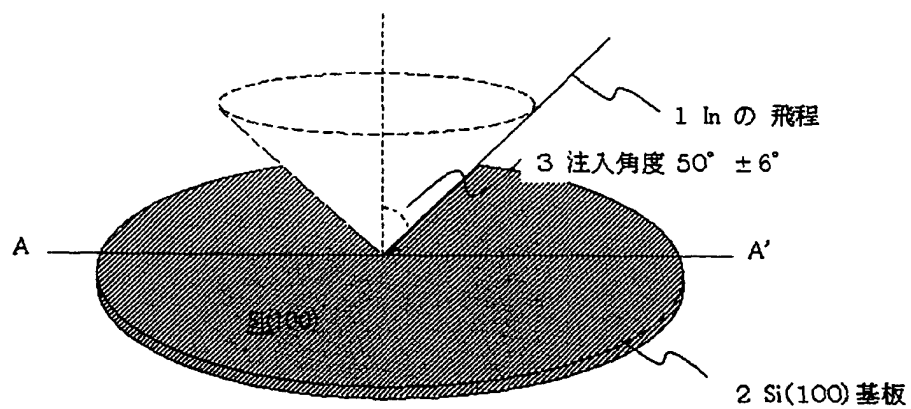
図 5 に例示する、注入角度 15° を有する Si (100) 基板への In イオン注入工程と、その後の、アニール工程に伴う、注入直後の打ち込み不純物の深さ方向濃度分布と、熱処理活性化後における不純物の深さ方向濃度との間での変化を対比させて、過渡的増速拡散現象に由来する、不純物分布の深さ方向における大きな裾引き現象と、パイル・アップ現象に由来する濃度極大位置の変異を模式的に示す図である。

【符号の説明】

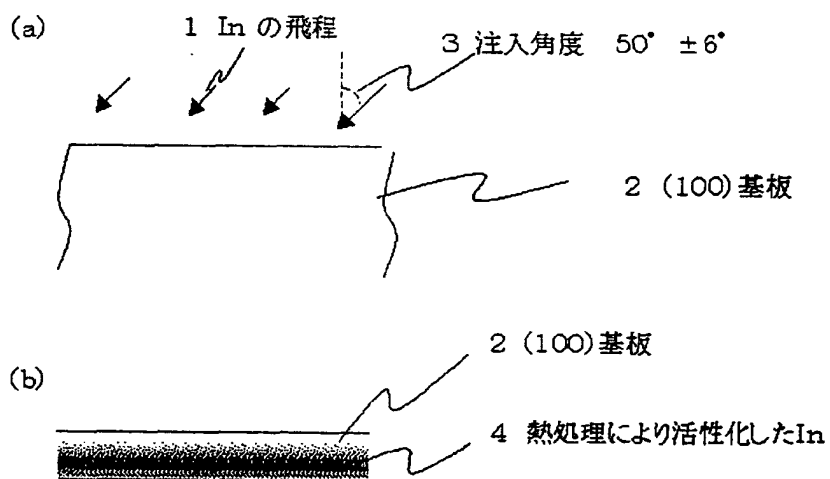
- 1 In の飛程
- 2 Si (100) 基板
- 3 注入角度 $50^\circ \pm 6^\circ$
- 4 熱処理により活性化した In
- 101 In の飛程
- 102 Si (100) 基板
- 103 注入角度 15°

【書類名】 図面

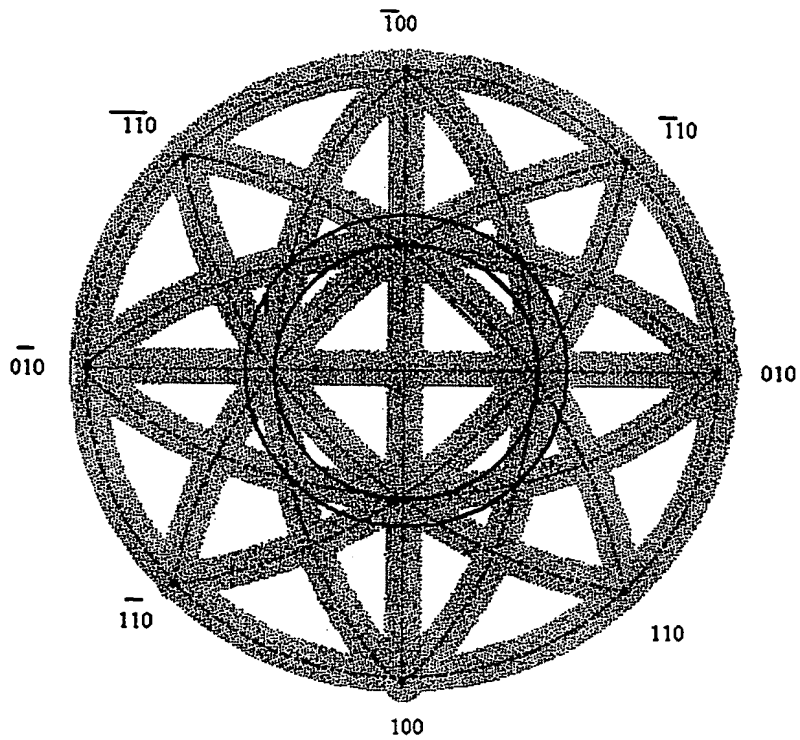
【図 1】



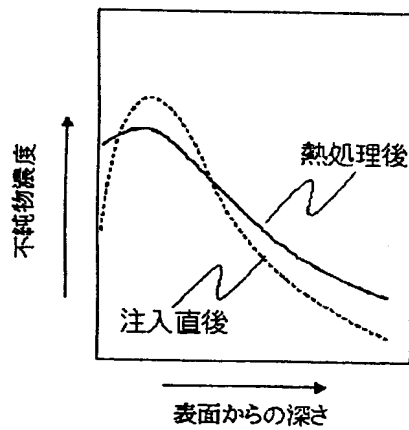
【図 2】



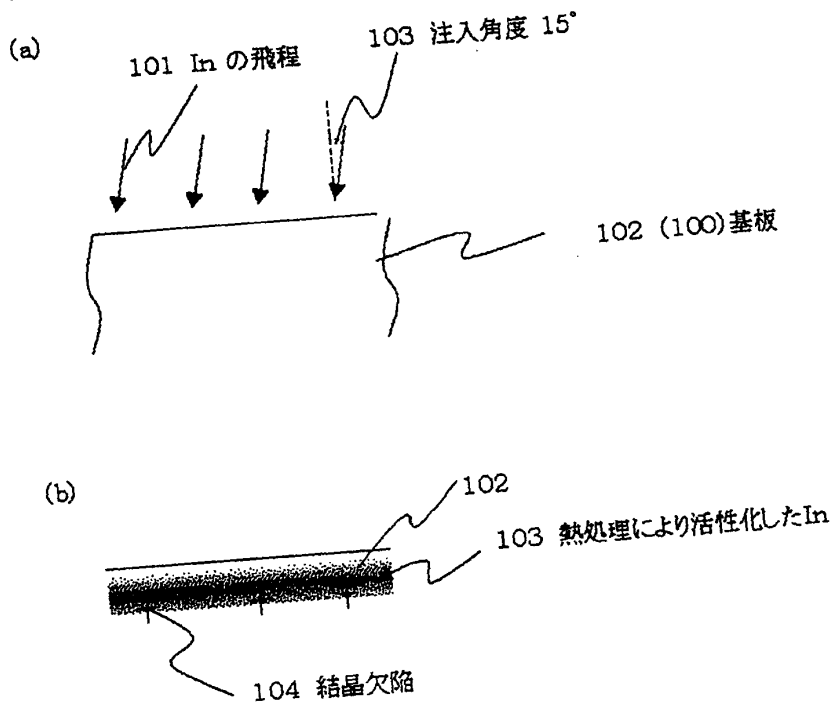
【図 3】



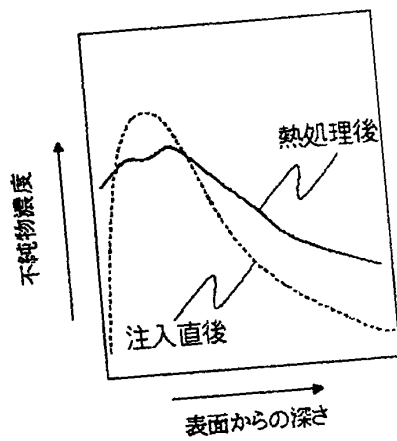
【図 4】



【図 5】



【図 6】



【書類名】 要約書

【要約】

【課題】 イオン注入工程を利用する半導体装置の製造プロセスにおいて、イオン注入に付随する半導体結晶基板材料中での点欠陥の発生を抑制するイオン注入方法を提供する。

【解決手段】 半導体装置の製造プロセスにおいて、ポケット拡散層領域の作製に利用される、重イオンの In イオン注入など、チャンネリング現象が生じない条件でイオン注入を行った際、格子間 Si 原子や空格子点の発生頻度が高いイオン注入工程に代えて、例えば、Si (100) 基板 2 の Si (100) 面が露呈する表面に対して、注入角度 θ が $50^{\circ} \pm 6^{\circ}$ となる条件で、In イオン 1 を注入する工程とし、その後、活性化熱処理工程を設けて、活性化した In 4 とすることでポケット拡散層領域とする。

【選択図】 図 2

【書類名】 出願人名義変更届（一般承継）

【整理番号】 74112343

【提出日】 平成15年 1月27日

【あて先】 特許庁長官 殿

【事件の表示】

 【出願番号】 特願2002-241829

【承継人】

 【識別番号】 302062931

 【氏名又は名称】 N E C エレクトロニクス株式会社

【承継人代理人】

 【識別番号】 100088328

 【弁理士】

 【氏名又は名称】 金田 暢之

 【電話番号】 03-3585-1882

【提出物件の目録】

 【物件名】 承継人であることを証明する登記簿謄本 1

 【援用の表示】 平成15年1月10日提出の特願2002-31848
8の出願人名義変更届に添付のものを援用する。

 【物件名】 承継人であることを証明する承継証明書 1

 【援用の表示】 平成15年1月20日提出の特願2002-31573
5の出願人名義変更届に添付のものを援用する。

 【包括委任状番号】 0216444

【プルーフの要否】 要